

低消費電力で応答速度が速いバッファ・インバータ回路！

開発中

□概要

本シリーズはCMOSロジックによるシムットバッファ・インバータ回路となっております。CMOSロジックである為、低消費電力であり、応答速度も高速化されております。本製品のVDDの最大定格は10Vであり、他社のCMOSと比較して大きくなっています。入力トレラント機能や、出力パワーダウンプロテクションも内蔵している為、VDDがダウンした際に、引き起こされる素子破壊を防ぐことが出来ます。

CMOSロジックICは現在、

①バッファ回路2ch ②インバータ回路2ch ③バッファ&インバータ回路各1ch の3品種ご用意しております。これらの製品は全て6ピンPKGとなります。SC-74だけでなく、SC-88の2種類のPKGで展開を予定しております。

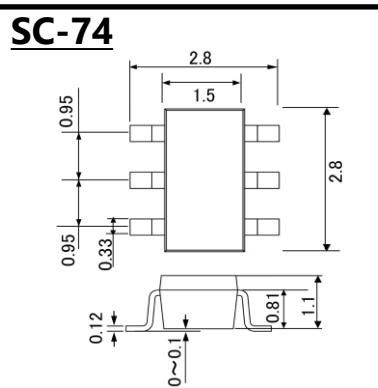
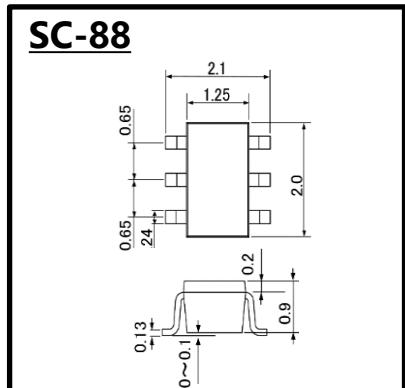
□特長

- 低消費電力化 & 応答速度の高速化
- VDD 最大定格10V
- 入力トレラント機能、出力パワーダウンプロテクション内蔵
- バッファ回路・インバータ回路を2ch分内蔵。3通りの組み合わせをご用意。
- 2種類の小型パッケージ：SC-88, SC-74

□用途

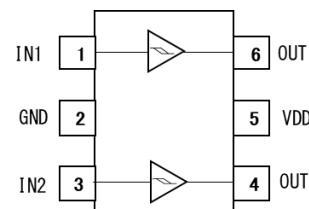
- 一般民生向け電子機器
- アミューズメント系製品

□外形図(単位：mm)

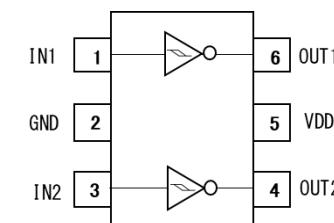


□ブロック図

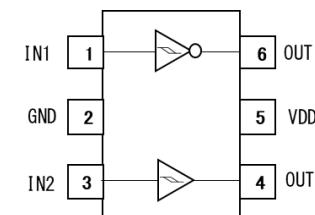
①バッファ回路2ch



②インバータ回路2ch



③バッファ回路&インバータ回路各1ch



□電気的特性

記号	項目	条件	VDD [V]	規格値			単位
				最小	標準	最大	
VTHH	ハイレベル 閾値電圧	入出力 L→H	1.65	0.60	1.00	1.40	V
			4.5	1.90	2.45	3.10	
VTHL	ローレベル 閾値電圧	入出力 H→L	1.65	0.20	0.50	0.80	V
			4.5	1.00	1.43	2.00	
VH	ヒステリシス 電圧	VTHH -VTHL	1.65	0.10	0.48	0.90	V
			4.5	0.60	1.01	1.50	