~ イサハヤ電子



MFTとは??

あらかじめ、抵抗、トランジスタ等を配置したコアチップ(半完成品)を 準備しておき、**配線工程のみでお客様の回路に製品化するIC**です!

また、車載対応も可能です!

コアチップ

⊀ ~~ ⊀ ‡ ★



詳しくはこちら



フルカスタムICと比較して・・・

短工期開発



フルカスタムICと比べて 2分の1以下!!

低コスト開発



フルカスタムICと比べて 10分の1以下!!

小規模回路対応可



6pinパッケージでも対応可! ※パッケージによっては車載対応も可能です。

MFT採用のメリット!

コストの削減



品質アップ



製品(回路)

基板の小型化 🗰



回路の機密性保持❷

軽量化



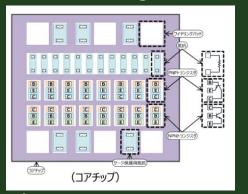
部品調達リスクの削減 🛂



~ MFT ができるまで~

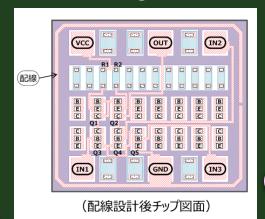


①ウエハ(チップ)作製工程①・・・素子形成



トランジスタ・抵抗等の素子を配置したコアチップを作製します。 コアチップは、全てのお客様共通で使用し、事前に準備しますので、 チップに作り上げる際、この工期分は短縮されることになります。 また、コアチップ作製に必要な副資材費は不要のため、低コスト開発を 実現しています。

②ウエハ(チップ)作製工程②・・・配線工程



ウエハ(チップ)作製における後半部分(配線工程)となります。 この工程で素子を結線し、お客様仕様のチップを完成させます。 MFT®の特徴はコアチップにお客様の求める回路に応じた アルミ配線を施し異なる製品を作成できるカスタムICであることです。

コアチップA

アルミ配線

A社様向け 回路A C社様向け **回路**C

B社様向け 回路B D社様向け 回路D

③ 製品組み立て工程・・・パッケージング

ウエハ(チップ)作製工程で完成したウエハ(チップ)を 戻用いて、パッケージングする工程となります。 ダイシング、ダイボンド、ワイヤボンド、樹脂封止の工程を経て、 製品が完成します。 **☆MFTのパッケージ**







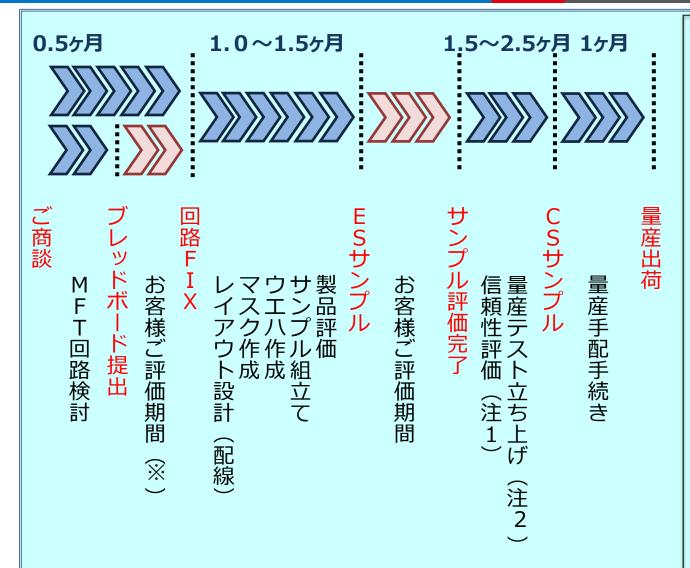


SC-74 ESON8 TMSOP8

SSOP14

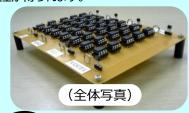
~ MFT が量産されるまで~



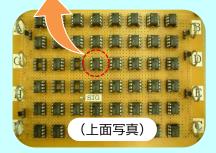


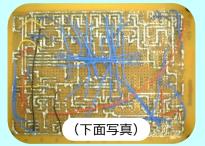
※ブレッドボードについて

トランジスタ・抵抗を基板上で結線し MFTの回路を再現したものになります。 ブレッドボードで使用する素子はMFTの チップで使用している素子を使用して いるため、実際のサンプルとほぼ同等 の特性が得られます。









注1:AEC-Q100準拠の信頼性試験はESサンプルから3カ月必要です。

注2:テストはDC測定に限ります。