

RT2P21M

エミッタコモン 2 素子内蔵
複合抵抗入りトランジスタ

概 要

RT2P21M は、抵抗入りトランジスタ RT1P140 を 2 素子内蔵した複合抵抗入りトランジスタです。このトランジスタのご使用によりセットの小型化、部品及び工数の大幅な削減が可能となります。

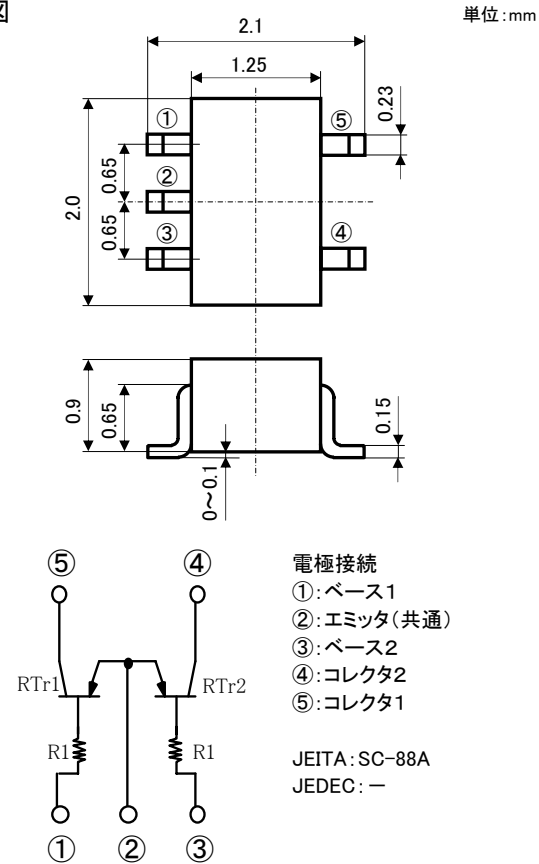
特 長

- スーパーミニパッケージ(5ピン)に RT1P140 を 2 素子内蔵
- セットの小型化、高密度実装が可能

用 途

インバータ回路、スイッチング回路、インターフェイス回路、ドライバ回路

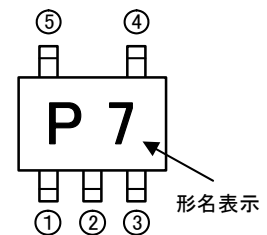
外形図



最大定格 (Ta=25°C) (RTr1、RTr2 共通)

記 号	項 目	定 格 値	単位
V_{CBO}	コレクタ・ベース間電圧	-50	V
V_{EBO}	エミッタ・ベース間電圧	-6	V
V_{CEO}	コレクタ・エミッタ間電圧	-50	V
I_C	コレクタ電流	-100	mA
I_{CM}	せん頭コレクタ電流	-200	mA
P_T	全損失	200	mW
T_j	接合部温度	+150	°C
T_{stg}	保存温度	-55~+150	°C

マーキング図



電気的特性 (Ta=25°C) (RTr1、RTr2 共通)

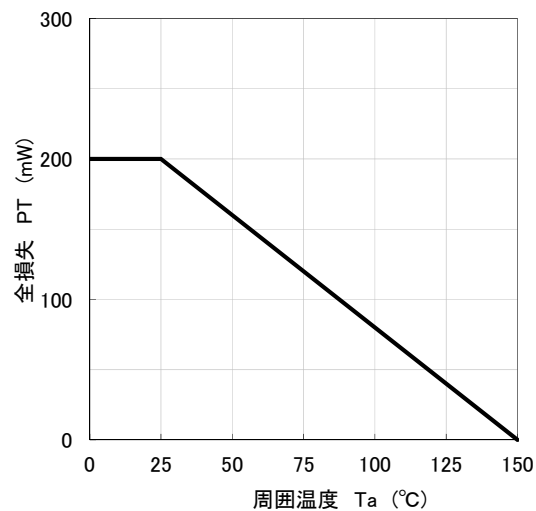
記 号	項 目	測 定 条 件	規 格 値			単位
			最小	標準	最大	
$V_{(BR)CEO}$	コレクタ・エミッタ降伏電圧	$I_C = -100 \mu A, R_{BE} = \infty$	-50	—	—	V
I_{CBO}	コレクタしや断電流	$V_{CB} = -50V, I_E = 0$	—	—	-0.1	μA
I_{EBO}	エミッタしや断電流	$V_{EB} = -5V, I_C = 0$	—	—	-0.1	μA
h_{FE}	直流電流増幅率	$V_{CE} = -5V, I_C = -1mA$	100	—	—	—
$V_{CE(sat)}$	コレクタ・エミッタ飽和電圧	$I_C = -10mA, I_B = -0.5mA$	—	—	-0.3	V
R_i	入力抵抗	—	7	10	13	k Ω
f_T	利得帯域幅積	$V_{CE} = -6V, I_E = 10mA$	—	150	—	MHz

RT2P21M

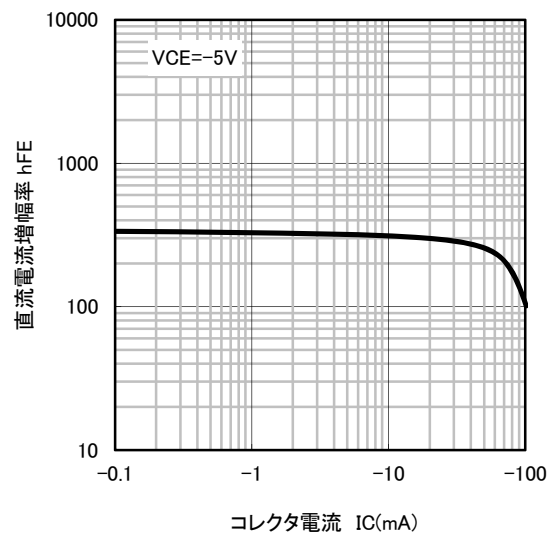
エミッタコモン 2 素子内蔵
複合抵抗入りトランジスタ

標準特性 ($T_a=25^{\circ}\text{C}$) (RTr1、RTr2 共通)

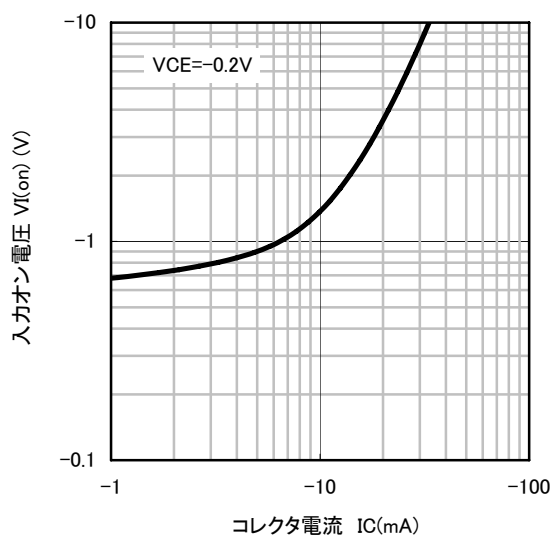
全損失-周囲温度特性



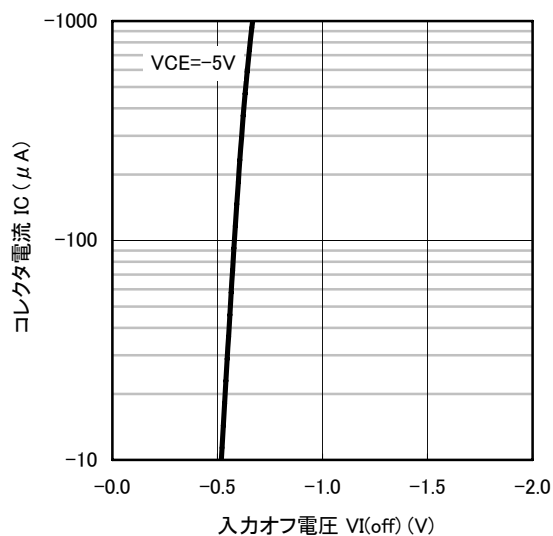
直流電流増幅率-コレクタ電流



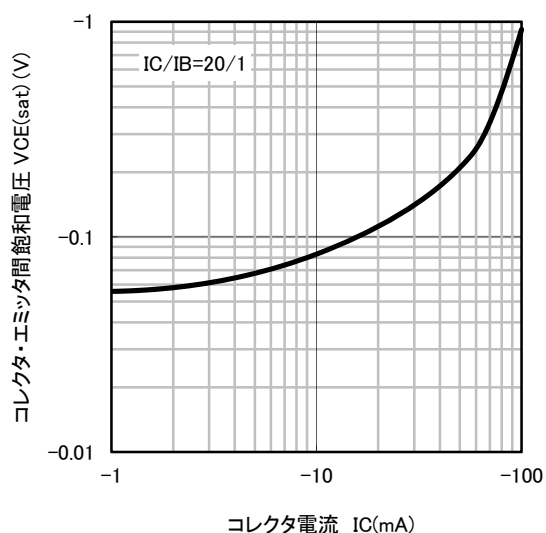
入力オン電圧-コレクタ電流



コレクタ電流-入力オフ電圧



コレクタ・エミッタ間飽和電圧-コレクタ電流





安全設計に関するお願い

- ・弊社は品質、信頼性の向上に努めておりますが、半導体製品は故障が発生する場合や誤動作する場合があります。弊社製品の故障または誤動作によって、結果として人身事故、火災事故、社会的損害などを生じさせないような安全性を考慮した冗長設計、延焼対策設計、誤動作防止設計などの安全設計に十分ご留意ください。

本資料ご利用に際しての留意事項

- ・本資料は、お客様が用途に応じた適切なイサハヤ電子製品をご購入いただくための参考資料であり、本資料中に記載の技術情報についてイサハヤ電子が所有する知的財産権その他の権利の実施、使用を許諾するものではありません。
- ・本資料に記載の製品データ、図、表その他応用回路例の使用に起因する損害、第三者所有の権利に対する侵害に関し、イサハヤ電子は責任を負いません。
- ・本資料に記載の製品データ、図、表その他全ての情報は、本資料発行時点のものであり、特性改良などにより予告なしに変更することがあります。製品の購入に当たりましては、事前にイサハヤ電子へ最新の情報をご確認ください。
- ・本資料に記載された製品は、人命に関わるような状況の下で使用される機器、あるいはシステムに用いられることを目的として設計、製造されたものではありません。本資料の製品を運輸、移動体用、医療用、航空宇宙用、原子力制御用、海底中継機器あるいはシステムなど、特殊用途へのご利用をご検討の際には、イサハヤ電子へ御照会ください。
- ・本資料の転載、複製については、文書によるイサハヤ電子の事前の承諾が必要です。
- ・本資料に関し詳細についてのお問合せ、その他お気付きの点がございましたら、イサハヤ電子まで御照会ください。